

DAFTAR GAMBAR

gambar 2. 1 Inverter	6
Gambar 2. 2 Konsep Dasar Inverter Full Bridge	6
Gambar 2. 3 Glombang Inverter Pada Saat S1 dan S2 On.....	7
Gambar 2. 4 Glombang Inverter Pada Saat S3 dan S4 On.....	7
Gambar 2. 5 Glombang Keluaran Inverter	8
Gambar 2. 6 Prinsip Dasar Half Bridge.....	8
Gambar 2. 7 Rangkaian PWM.....	13
Gambar 2. 8 Pembentukan Sinyal Pwm	13
Gambar 2. 9 Teori KCL	15
Gambar 2. 10 Teori KVL	16
Gambar 2. 11 Mosfet Sebagai Saklar Pada Kondisi Cut-Off.....	17
Gambar 2. 12 Mosfet Sebagai Saklar Pada Kondisi On	18
Gambar 2. 13 Mikrokontroler Egs 002.....	25
Gambar 3. 1 Diagram alir penelitian	30
Gambar 3. 2 Block Diagram.....	32
Gambar 3. 3 Aplikasi Proteus.....	33
Gambar 3. 4 Inputan Komponen	33
Gambar 3. 5 Mosfet Pada Simulasi Proteus 8	34
Gambar 3. 6 Skema Rangkaian Inverter	34
Gambar 3. 7 Data sheet HY4008.....	35
Gambar 3. 8 Skema Rangkaian PSIM	36
Gambar 4. 1 Skema Rangkaian Inverter	39
Gambar 4. 2 Skema Rangkaian Simulai Inverter Psim Tanpa Filter	39
Gambar 4. 3 Hasil Glombang Inverter Tanpa Filter PSIM.....	40
Gambar 4. 4 Skema Rangkaian Simulai Inverter Psim Filter	40
Gambar 4. 5 Hasil Gelombang inverter PSIM.....	41
Gambar 4. 6 PCB Inverter	41
Gambar 4. 7 Pengujian Komponen.....	42
Gambar 4. 8 Pemasangan Komponen.....	42
Gambar 4. 9 Pemasangan Trafo pafa Inverter	43
Gambar 4. 10 Pemasangan Pada Media Papan.....	43
Gambar 4. 11 Hasil Gelombang Output Sebelum Filter	44
Gambar 4. 12 Hasil Gelombang Inverter Dengan Filter	44
Gambar 4. 13 Hasil Tegangan Input.....	45
Gambar 4. 14 Hasil Tegangan Output	45
Gambar 4. 15 GRafik Efisiensi	48
Gambar 4. 16 Hasil Gelombang Tanpa Beban	49

Gambar 4. 17 Gelombang Beban Kapasitif	49
Gambar 4. 18 Gelombang Beban Resistif	50
Gambar 4. 19 Gelombang Beban Induktif.....	50

DAFTAR TABEL

Tabel 2. 1 Kode Warna Resistor.....	19
Tabel 2. 2 Pin Egs 002	25
Tabel 4. 1 Pengujian Tegangan Output Inverter	46
Tabel 4. 2 Faktor Yang Mempengaruhi Perancangan.....	46
Tabel 4. 3 Perhitungan Nilai Efisiensi Konversi	47

